

Masterutbildning i system på chips

Programkod: TASOC

Nivå: Avancerad

Beslutsfattare: Utbildningsnämnd 1

Utbildningsplanens giltighet: 2011/2012

Utbildningsplanen fastställd: 2011-03-18

Förutom utbildningsplanen för masterutbildningen i system på chips gäller även allmänna föreskrifter och upplysningar för LTH.

1 Syfte och mål

1.1 Syfte

Den internationellt inriktade masterutbildningen syftar till att utveckla studenternas kunskaper, färdigheter och värderingar inom system på chips. En sådan utbildning motiveras av den dramatiska förändringen inom ASIC- och IC-konstruktionsområdet. Trettio års krets konstruktion har dominerats av konstruktion av enstaka funktioner, processorkärnor, accelerators, etc. Med morgondagens teknik kan man integrera hela system på ett chip. Forskningen i Lund, har under ett antal år fokuserat kring denna problematik. Erfarenheterna härifrån förs vidare till masterutbildningen.

Utbildningen syftar till

- att ge konstruktörerna goda interdisciplinära kunskaper inom områdena elektroteknik och datateknik,
- att ge studenterna en djup kunskap som sträcker sig över alla abstraktionsnivåer från elektroniska system ner till fysisk krets konstruktion.

Programmet präglas av en holistisk syn på krets konstruktion, vilken leder till en examen som är direkt användbar i industrin, internationellt, nationellt och regionalt.

1.2 Mål för masterutbildningen i system på chips

En allmän målformulering för masterutbildningarna finns angiven i Högskoleförordningen 1993:100. Nedan följer en konkretisering av dessa mål.

Kunskap och förståelse

Efter genomgången utbildning skall studenten

- visa fördjupad kunskap om de elektrovetenskapliga och datavetenskapliga grunderna för de ingående delområdena inom området system på chips,
- kunna analysera system på chips innehållande delar från olika domäner,
- förstå hur olika domäner interagerar med varandra såsom hårdvara kontra mjukvara och analoga gentemot digitala konstruktioner,
- visa kunskap om immaterialrättsliga frågor i allmänhet och speciellt i området system på chips.

Färdighet och förmåga

Efter genomgången utbildning skall studenten kunna

- visa förmåga att med en helhetssyn kritiskt, självständigt och kreativt identifiera, formulera och hantera komplexa frågeställningar inom området system på chips,
- analysera och kritiskt utvärdera olika tekniska lösningar inom området system på chips,
- visa förmåga att delta i forsknings och utvecklingsprojekt inom området system på chips,
- visa förmåga att kritiskt och systematiskt inhämta ny kunskap inom elektronikområdet och integrera denna med tidigare kunskaper,
- visa förmåga att konstruera, simulera och utvärdera system eller delar av system för system på chips,
- visa förmåga att självständigt planera och genomföra kvalificerade uppgifter inom området system på chips,
- visa förmåga att utveckla och utforma elektronisksystem och dess beståndsdelar med hänsyn till människors behov och förutsättningar samt samhällets mål för hållbar utveckling samt
- visa förmåga att i internationella sammanhang både muntligt och skriftligt klart redovisa kunskap och olika former av projektarbeten, vilka innefattar redovisning av såväl bakgrundsmaterial, undersökningar och slutsatser för både inom- och utomvetenskaplig publik.

Värderingsförmåga och förhållningssätt

Efter genomgången utbildning skall studenten kunna

- visa förmåga att göra bedömningar med hänsyn till relevanta vetenskapliga, samhälleliga och etiska aspekter inom området system på chips,
- visa förmåga till lagarbete och samverkan i olika grupper med varierande sammansättning samt

- visa färdighet att identifiera sitt behov av ytterligare kunskap inom området och fortlöpande förkovra sig och bredda sina kunskaper och färdigheter inom området system på chips.

1.3 Fortsatta studier

Efter avlagd examen på avancerad nivå har studenten grundläggande behörighet till utbildning på forskarnivå.

2 Utbildningens omfattning och kursnivåer

2.1 Utbildningens omfattning

Masterutbildningen är ett tvåårigt utbildningsprogram på avancerad nivå och omfattar 120 högskolepoäng.

2.2 Kursnivåer

Ingående kurser är nivåindelade. Nivån anges i kursplanen för respektive kurs. Förekommande nivåer är grundnivå (G) och avancerad nivå (A). Definitionen av dessa nivåer finns i högskolelagen 1 kap § 8-9. Kurserna på grundnivå delas vid Lunds tekniska högskola in i två undernivåer, grundnivå (G1) och grundnivå, fördjupad (G2). G2-nivån är en progression i förhållande till G1-nivå.

Kurser på A-nivå kan utgöra fördjupningskurser i en masterexamen.

3 Utbildningens struktur

I utbildningen ingår ett obligatoriskt basblock om 54 högskolepoäng som ska ge en orientering i modern chips konstruktion. Syftet är dels att ge en övergripande överblick över system på chips, dels en bas som ska skapa förståelse för alla typer av IC-konstruktion, dvs. i digital, mixed signal och analog konstruktion men även grundläggande kunskaper kring inbyggda system. Ett viktigt moment, vilket också är obligatoriskt, är en stor IC projektkurs om 12 högskolepoäng. Tanken är att flera grupper, ska välja ett antal kritiska komponenter ur ett system som realiserats till verkligt kisel dvs. skickas för tillverkning, alternativt implementeras på en FPGA och därefter verifieras. De ingående projektarbetena kan vara digitala, analoga, mixade eller för höga frekvenser, men framförallt syftar projekten till en högre abstraktionsnivå, en helhet, dvs. att de enskilda projekten ingår i ett komplett system på chips.

Masterutbildning i system på chips: utbildningsplan

3.1 Kurser inom masterutbildningen

I utbildningen ingår en obligatorisk icke-teknisk kurs i immaterialrätt. Utöver det kan studenterna välja ytterligare 7,5 högskolepoäng kurser utanför programmet. Studenterna kan också välja ett större projekt om 15 högskolepoäng, vilket med fördel kan väljas så att det passar ihop med examensarbetet. Studenterna kan också tillåtas att delta i doktorandkurser som passar i mastersprogrammet. Studenterna har också rätt att räkna in kurser om 15 högskolepoäng i svenska språket (som anordnas av Lunds universitet för utbytesstudenter).

Kurserna inom programmet framgår av läro- och timplanen.

3.2 Examensarbete

För masterexamen i system på chips skall studenten inom ramen för kursfordringarna ha fullgjort ett självständigt arbete (examensarbete) om minst 30 högskolepoäng. Examensarbetet skall ha fullgjorts enligt fastställd kursplan. Examensarbetet skall fullgöras inom ett relevant ämnesområde.

4 Betygsättning

Betyg sätts både för hel kurs och för eventuella delprov. Delproven för varje kurs framgår av respektive kursplan. För hel kurs används betygsskalan TH (underkänd, 3, 4, 5) eller betygsskalan UG (underkänd, godkänd). I de fall avvikande betygsskala förekommer för ingående delprov så anges denna i kursplanen. I examensbeviset tas endast med hela avslutade kurser med godkänt betyg (G, 3, 4, 5). Betygsättning inom det svenska utbildningsväsendet sker enligt en målrelaterad betygsskala d.v.s. studenternas prestationer sätts i relation till utbildningens mål och innebär därmed ingen inbördes rangordning inom en viss grupp studenter.

5 Examen

5.1 Kurskrav för examen

För examen i system på chips skall studenten ha fullgjort 120 högskolepoäng i ingående kurser varav examensarbete skall ingå om 30 högskolepoäng. Andelen kurspoäng på avancerad nivå skall uppgå till minst 75 högskolepoäng, examensarbetet inkluderat.

5.2 Examensbevis och examensbenämning

När examenskraven är uppfyllda har studenten rätt att, efter ansökan, få examensbevis över Teknologic masterexamen i sy-

stem på chips, Master of Science (120 credits) in System-on-Chip.

6 Särskild behörighet för antagning

6.1 Behörighetskrav

Behörighet för att bli antagen till masterutbildningen i system på chips har den som avlagt examen om minst 180 högskolepoäng med inriktning mot elektroteknik eller datateknik.

För att bli antagen till masterutbildningen system på chips krävs, förutom en examen enligt ovan, att sökanden har grundläggande kunskaper i digitalteknik, elektronik och datorteknik, motsvarande minst 6 månaders studier. Utöver det rekommenderas ytterligare fördjupning i analog konstruktion samt signalbehandling. Den sökande skall också uppfylla krav motsvarande Engelska B.

6.2 Urvalskriterier

Sökandens betyg eller motsvarande bedöms i första hand. Till sammans med betyget används dessutom innehållet i sökandens behörighetsgivande examen.

7 Tillgodoräknande

En student har rätt att, på begäran, få tidigare studier prövade för ett tillgodoräknande. Beslut om tillgodoräknande fattas av utbildningsnämnden. Vid prövning av ett tillgodoräknande görs en bedömning om tidigare studier anses motsvara en viss angiven kurs i utbildningen eller om tidigare studier är förenliga med målen för utbildningen. Detta ställningstagande avgör om det är den ersatta kursen som skall tas med i examensbeviset eller om det är den kurs som tillgodoräknandet baseras på som skall tas med. Av beslutet skall framgå vilken kurs som skall tas med i examensbeviset. Kurser som ingår i behörighetsgivande utbildning kan inte tillgodoräknas.

8 Övergångsbestämmelser

Studenter som nu är antagna till magisterutbildningen i system på chips, har rätt att efter ansökan erhålla en examen om 120 högskolepoäng från den nya masterutbildningen. För att en sådan ansökan skall beviljas måste examenskraven enligt ovan i tillämpliga delar vara uppfyllda.